

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application: 2002年12月11日

出願番号 Application Number: 特願2002-359826

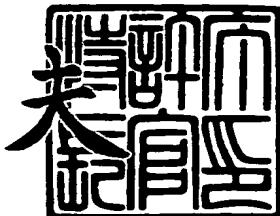
[ST. 10/C]: [JP 2002-359826]

出願人 Applicant(s): インターナショナル・ビジネス・マシーンズ・コーポレーション

2003年 9月18日

特許庁長官
Commissioner,
Japan Patent Office

今井康



【書類名】 特許願

【整理番号】 JP9020177

【提出日】 平成14年12月11日

【あて先】 特許庁長官 殿

【国際特許分類】 G06F 1/32

【発明者】

【住所又は居所】 神奈川県大和市下鶴間1623番地14 日本アイ・ビ
ー・エム株式会社 大和事業所内

【氏名】 山崎 充弘

【発明者】

【住所又は居所】 神奈川県大和市下鶴間1623番地14 日本アイ・ビ
ー・エム株式会社 大和事業所内

【氏名】 松島 慎治

【発明者】

【住所又は居所】 神奈川県大和市下鶴間1623番地14 日本アイ・ビ
ー・エム株式会社 大和事業所内

【氏名】 塚本 英志

【発明者】

【住所又は居所】 神奈川県大和市下鶴間1623番地14 日本アイ・ビ
ー・エム株式会社 大和事業所内

【氏名】 加藤 敬幸

【特許出願人】

【識別番号】 390009531

【氏名又は名称】 インターナショナル・ビジネス・マシーンズ・コーポレ
ーション

【代理人】

【識別番号】 100086243

【弁理士】

【氏名又は名称】 坂口 博

【代理人】

【識別番号】 100091568

【弁理士】

【氏名又は名称】 市位 嘉宏

【代理人】

【識別番号】 100108501

【弁理士】

【氏名又は名称】 上野 剛史

【復代理人】

【識別番号】 100104880

【弁理士】

【氏名又は名称】 古部 次郎

【選任した復代理人】

【識別番号】 100118201

【弁理士】

【氏名又は名称】 千田 武

【手数料の表示】

【予納台帳番号】 081504

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9706050

【包括委任状番号】 9704733

【包括委任状番号】 0207860

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 コンピュータ装置、電力管理方法、およびプログラム

【特許請求の範囲】

【請求項 1】 システムと、

前記システムに接続可能に構成され、当該システムに電力を供給するAC電源と、

前記システムに接続可能に構成され、前記AC電源からの電力により充電した後に放電して当該システムに電力を供給するバッテリと、

前記システムのパワーオフの状態にて前記バッテリおよび前記AC電源が接続されている際に、当該バッテリへの充電機能をオフすることができる回路とを含むコンピュータ装置。

【請求項 2】 前記充電機能をオフすることができる回路は、前記バッテリに対する充電中に前記システムがパワーオフされた場合に、当該充電の終了後に当該バッテリへの充電機能をオフすることを特徴とする請求項1記載のコンピュータ装置。

【請求項 3】 前記充電機能をオフすることができる回路は、前記システムのパワーオフの状態にて、前記AC電源が接続されていない状態から接続された状態に移行した場合に、前記バッテリへの充電機能をオンさせることを特徴とする請求項1記載のコンピュータ装置。

【請求項 4】 前記充電機能をオフすることができる回路は、前記システムのパワーオフの状態にて、接続されていなかったバッテリが接続された際には、当該バッテリに対する充電機能をオンさせることを特徴とする請求項1記載のコンピュータ装置。

【請求項 5】 前記充電機能をオフすることができる回路は、前記バッテリへの充電機能をオフした状態にて所定時間が経過した後、当該バッテリへの充電機能をオンさせることを特徴とする請求項1記載のコンピュータ装置。

【請求項 6】 前記システムのパワーオフの状態にて、前記充電機能をオフすることができる回路に微小電力を供給するレギュレータを更に備えたことを特徴とする請求項1記載のコンピュータ装置。

【請求項 7】 前記システムのパワーオフの状態における前記充電機能をユーザが設定するためのユーザインターフェースを備え、

前記充電機能をオフすることができる回路は、前記ユーザインターフェースに設定された情報に基づいて前記バッテリへの充電機能をオフすることを特徴とする請求項 1 記載のコンピュータ装置。

【請求項 8】 システムに電力を供給する A C 電源と当該システムをウェイクアップさせるウェイクアップ機能を備えたデバイスとを接続可能に構成されるコンピュータ装置であって、

前記システムのパワーオフ時に前記 A C 電源が接続された状態にて、当該システムに接続される前記デバイスに電力を供給する補助電源と、

ユーザからの設定に基づいて、前記補助電源をオフする回路とを含むコンピュータ装置。

【請求項 9】 前記回路は、前記補助電源の中でWakeOnLANの機能に対する補助電源をオフすることを特徴とする請求項 8 記載のコンピュータ装置。

【請求項 10】 システムと、当該システムに接続可能に構成され当該システムに電力を供給する A C 電源と、当該システムに接続可能に構成され当該 A C 電源からの電力により充電した後に放電して当該システムに電力を供給するバッテリとを有するコンピュータ装置における電力管理方法であって、

前記システムのパワーオフ状態にて前記バッテリが充電中か否かを判断するステップと、

前記 A C 電源が接続されている場合であっても、前記バッテリが充電中ではない場合に、充電を実行する充電回路の電源をオフにするステップとを含むことを特徴とする電力管理方法。

【請求項 11】 前記充電回路の電源をオフした後、一定時間の経過によって当該充電回路をオンさせることを特徴とする請求項 10 記載の電力管理方法。

【請求項 12】 システムに電力を供給する A C 電源と、当該 A C 電源からの電力により充電した後に放電して当該システムに電力を供給するバッテリとを接続可能に構成されるコンピュータ装置における電力管理方法であって、

前記システムのパワーオフ状態にて前記バッテリに対する充電を実行するため

の充電回路の電源をオフにするステップと、

前記A C電源が接続されていない状態から接続された場合に、前記充電回路の電源をオフからオンに移行させるステップと
を含む電力管理方法。

【請求項13】 システムに電力を供給するA C電源と、当該A C電源からの電力により充電した後に放電して当該システムに電力を供給するバッテリとを接続可能に構成されるコンピュータ装置における電力管理方法であって、

前記システムのパワーオフ状態にて前記バッテリに対する充電を実行するための充電回路の電源をオフにするステップと、

充電が必要となるバッテリが前記システムに接続されていない状態から接続された場合に、前記充電回路の電源をオフからオンに移行させるステップと
を含む電力管理方法。

【請求項14】 A C電源およびバッテリを接続可能に構成されウェイクアップ機能を実現可能とするコンピュータ装置における電力管理方法であって、

前記A C電源が接続された状態に基づいて、システムのパワーオフ時に前記ウェイクアップ機能に供給される補助電源をオンにし、

前記A C電源が接続されておらず前記バッテリだけが接続されている場合に前記補助電源をオフにし、

前記A C電源が接続されている場合であっても、設定により、前記補助電源をオフにすることを特徴とする電力管理方法。

【請求項15】 更に、前記システムのパワーオフ時に前記バッテリの充電機能を設定によりオフにすることを特徴とする請求項14記載の電力管理方法。

【請求項16】 コンピュータに、
システムのパワーオフ状態にてバッテリが充電中か否かを判断する機能と、
A C電源が接続されている場合であっても、前記バッテリが充電中ではない場合に、充電を実行する充電回路に電力を供給する電源をオフにする機能と
を実現させるためのプログラム。

【請求項17】 前記コンピュータに、前記A C電源が接続されていない状態から接続された場合に、前記充電回路に電力を供給する電源をオンさせる機能

を更に実現させる請求項16記載のプログラム。

【請求項18】 前記コンピュータに、充電が必要となるバッテリが接続されていない状態から接続された場合に、前記充電回路に電力を供給する電源をオンにする機能を更に実現させる請求項16記載のプログラム。

【請求項19】 前記コンピュータに、前記充電回路に電力を供給する電源をオフした後、一定時間の経過によって当該電源をオンさせる機能を更に実現させる請求項16記載のプログラム。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、コンピュータ装置等に係り、より詳しくは、消費電力の低減を図る機能を備えたコンピュータ装置等に関する。

【0002】

【従来の技術】

コンピュータ装置におけるシステムのパワーオフ時の電力、特に、例えばACアダプタ等の電力供給装置から電力が供給される場合の待機電力は、近年の環境問題の観点から低減の要求が高まっている。例えば、2000年から導入された(財)日本環境協会のエコマーク(商標)の基準では、パワーオフ時の電力として、ACアダプタを含み且つウェイクアップ機能のない機種として1W以下とされ、ウェイクアップ機能のある機種は5W以下とされている。ここで、ウェイクアップ機能とは、手元から離れた場所にあるコンピュータの電源を遠隔操作によりオンにして起動する機能であり、遠隔地の操作に基づくネットワークからの指示によって電源を入れることを可能とするものである。例えば、WakeOnLAN(ウェイク・オン・ラン)がその代表的なものであり、かかる機能によって、電源の入っていないコンピュータの管理を中央にて一括して行なうことが可能となる。

【0003】

システムでは、パワーオフ時であっても通信からのウェイクアップ機能の実現に際して電力を消費するアクティブなロジックが存在する。このウェイクアップ時の電力消費要因としては、WakeOnLANにあっては、ネットワークから特定のパ

ケットを認識してPCを立ち上げるために、対象となるイーサネット(商標)アダプタのウェイクアップ用電源V_{AUX}をONにしておくことが挙げられる。かかる電力消費要因によって、ウェイクアップ機能のない場合に比べてパワーオフにおける電力が増大している。

【0004】

また、充放電を繰り返しながら何度も使用できるバッテリを備えたシステムにて、AC電源が存在する場合には、パワーオフ時(シャットダウン時)であってもバッテリの充電機能のために必要な回路に常に電源が供給された状態になっている。このような回路では、バッテリに対して充電を行なうために、常にバッテリの状態を監視しており、AC電源が存在する場合には、100mW程度は常に消費し続けている。

【0005】

消費電力の削減に関する従来技術として、充電電力を蓄積するバックアップコンデンサを備えた電源回路において、バックアップコンデンサに対する充電が完了したか否かを判定し、充電が完了した場合にはAC電源からの電力供給経路を遮断する技術が存在する(例えば、特許文献1参照。)。

【0006】

【特許文献1】

特開2000-4547号公報(第3~4頁、図1)

【0007】

【発明が解決しようとする課題】

ここで、近年、コンピュータ装置に代表される電気製品において、待機電力の低減が特に重要となってきた。その結果、例えばウェイクアップ機能などの待機に関する機能を使用しないユーザにとっては、これら待機に関する機能がインペブルされている状態に消費される待機電力も削減することが望まれる。しかしながら、現状のシステムでは、例えば充電機能を停止するインターフェースは備えられていない。また、ウェイクアップ可能である場合には、通常、ウェイクアップ機能がオンされて用いられており、かかる機能を確実に止めるためには複雑な設定を行なう必要があることから、ユーザの停止作業には限界があった。

【0008】

一方、特許文献1では、確かに充電不要なときに生じる待機時の消費電力を低減することができるが、ここでは、電源を内蔵する機器においてトランスへの交流電力供給経路(一次側)の接続か遮断かをスイッチにて切り替える技術が示されているに過ぎない。例えばノートブック型パーソナルコンピュータ(ノートPC)のように電源を内蔵しておらず、AC/DC変換を行なうACアダプタが外付けとなる機器については、かかる技術を応用することができない。また、特許文献1においては、待機する機能自身についてのオン/オフは制御されていない。その結果、充電不要なときには消費電力を低減できるが、コンデンサから供給される待機に用いた全体の電力は変わらないことから、逆にコンデンサへの充電時の電力が大きくなり、トータルとしての消費電力の削減にはならない。

【0009】

本発明は、以上のような技術的課題を解決するためになされたものであって、その目的とするところは、バッテリを備えたコンピュータ装置において、シャットダウン時の消費電力を削減することにある。

また他の目的は、シャットダウン時の消費電力を削減するために、ウェイクアップ機能および充電機能をオフした状態を提供することにある。

更に他の目的は、シャットダウン状態の待機電力を管理する機能とユーザインターフェースを用意し、待機機能の利用を含む設定を可能にすることにある。

【0010】

【課題を解決するための手段】

かかる目的のもと、例えばノートPCのシャットダウン状態(システムのパワーオフ状態)で特にAC電源が存在するときに、従来では、バッテリの充電機能のために必要な回路に対しては、通常、常に電源が供給された状態になっているのに対し、本発明では、充電機能を利用しない場合には、この回路に対する電源をオフにすることで、シャットダウン時におけるシステムの電力消費を削減している。即ち、本発明が適用されるコンピュータ装置は、システム(コンピュータシステム、システム本体)と、このシステムに接続可能に構成され、システムに電力を供給するAC電源と、このシステムに接続可能に構成され、AC電源から

の電力により充電した後に放電してシステムに電力を供給するバッテリと、システムのパワーオフの状態にてバッテリおよびAC電源が接続されている際に、このバッテリへの充電機能をオフすることができる回路とを含む。

【0011】

ここで、充電機能をオフすることができる回路は、バッテリに対する充電中にシステムがパワーオフされた場合に、充電の終了後にバッテリへの充電機能をオフすることを特徴としている。また、この充電機能をオフすることができる回路は、システムのパワーオフの状態にて、AC電源が接続されていない状態から接続された状態に移行した場合に、バッテリへの充電機能をオンさせる(オフを解除させる)ことができる。更に、この充電機能をオフすることができる回路は、システムのパワーオフの状態にて、接続されていなかったバッテリが接続された際には、バッテリに対する充電機能をオンさせる(オフを解除させる)ことができる。また更に、この充電機能をオフすることができる回路は、バッテリへの充電機能をオフした状態にて所定時間が経過した後、バッテリへの充電機能をオンさせることができる。

【0012】

また、このシステムのパワーオフの状態にて、充電機能をオフすることができる回路に微小電力を供給するレギュレータを更に備えることができる。また、このシステムのパワーオフの状態における前記充電機能をユーザが設定するためのユーザインターフェースを備え、充電機能をオフすることができる回路は、ユーザインターフェースに設定された情報に基づいてバッテリへの充電機能をオフすることを特徴とすることができます。

【0013】

他の観点から把えると、本発明は、システムに電力を供給するAC電源とこのシステムをウェイクアップさせるウェイクアップ機能を備えたデバイスとを接続可能に構成されるコンピュータ装置であって、システムのパワーオフ時にAC電源が接続された状態にて、システムに接続されるデバイスに電力を供給する補助電源と、ユーザからの設定に基づいてこの補助電源をオフする回路とを含む。ここで、この回路は、補助電源の中でWakeOnLANの機能に対する補助電源をオフす

ることを特徴とすれば、特に大きな電力を消費するものに対して電力削減操作を施すことができる点で好ましい。

【0014】

一方、本発明は、システムに接続可能に構成され、システムに電力を供給するAC電源と、このAC電源からの電力により充電した後に放電してシステムに電力を供給するバッテリとを有するコンピュータ装置における電力管理方法であって、システムのパワーオフ状態にてバッテリが充電中か否かを判断するステップと、AC電源が接続されている場合であっても、バッテリが充電中ではない場合に、充電を実行する充電回路の電源をオフにするステップとを含み、充電回路の電源をオフした後、一定時間の経過によって充電回路をオンさせることを特徴とする。

【0015】

また、本発明が適用されるコンピュータ装置における電力管理方法は、システムのパワーオフ状態にてバッテリに対する充電を実行するための充電回路の電源をオフにするステップと、AC電源が接続されていない状態から接続された場合に、充電回路の電源をオフからオンに移行させるステップとを含む。

【0016】

更に、本発明が適用されるコンピュータ装置における電力管理方法は、システムのパワーオフ状態にてバッテリに対する充電を実行するための充電回路の電源をオフにするステップと、充電が必要となるバッテリがシステムに接続されていない状態から接続された場合に、充電回路の電源をオフからオンに移行させるステップとを含む。

【0017】

また更に、本発明は、AC電源およびバッテリを接続可能に構成されウェイクアップ機能を実現可能とするコンピュータ装置における電力管理方法であって、AC電源が接続された状態に基づいて、システムのパワーオフ時にウェイクアップ機能に供給される補助電源をオンにし、AC電源が接続されておらずバッテリだけが接続されている場合に補助電源をオフにし、AC電源が接続されている場合であっても、設定により、補助電源をオフにすることを特徴としている。

【0018】

ここで、本発明は、コンピュータに実行させるプログラムとして捉えることができる。即ち、本発明が適用されるプログラムは、コンピュータに、システムのパワーオフ状態にてバッテリが充電中か否かを判断する機能と、AC電源が接続されている場合であっても、バッテリが充電中ではない場合に、充電を実行する充電回路に電力を供給する電源をオフにする機能と、AC電源が接続されていない状態から接続された場合に、充電回路に電力を供給する電源をオンさせる機能と、充電が必要となるバッテリが接続されていない状態から接続された場合に、充電回路に電力を供給する電源をオンにする機能と、充電回路に電力を供給する電源をオフした後、一定時間の経過によって電源をオンさせる機能とを実現させる。

【0019】

尚、これらのプログラムの提供方法としては、コンピュータに実行させるプログラムをこのコンピュータが読み取可能に記憶した記憶媒体にて提供する形態が考えられる。この記憶媒体としては、例えばCD-ROM媒体等が該当し、コンピュータにおけるCD-ROM読み取り装置等によってプログラムが読み取られ、コンピュータにおけるフラッシュROM等にこのプログラムが格納され、実行される形態が考えられる。また、これらのプログラムは、例えば、プログラム伝送装置によってネットワークを介してコンピュータに提供される形態がある。

【0020】

【発明の実施の形態】

以下、添付図面を参照し、本実施の形態について説明する。

図1は、本実施の形態が適用される電気機器であるコンピュータシステム10のハードウェア構成を示した図である。このコンピュータシステム10(以下、単に「システム」と呼ぶ場合がある)を備えるコンピュータ装置は、例えば、O A D G (Open Architecture Developer's Group)仕様に準拠して、所定のO S (Operating System)を搭載したノートブック型パーソナルコンピュータ(ノートPC)として構成されている。

【0021】

図1に示すコンピュータシステム10において、CPU11は、コンピュータシステム10全体の頭脳として機能し、OSの制御下でユーティリティプログラムの他、各種プログラムを実行している。CPU11は、システムバスであるFSB(Front Side Bus)12、高速のI/O装置用バスとしてのPCI(Peripheral Component Interconnect)バス20、I/O装置用バスとしてのLPC(Low Pin Count)バス40という3段階のバスを介して、各構成要素と相互接続されている。このCPU11は、キャッシュメモリにプログラム・コードやデータを蓄えることで、処理の高速化を図っている。近年では、CPU11の内部に1次キャッシュとして128Kバイト程度のSRAMを集積させているが、容量の不足を補うために、専用バスであるBSB(Back Side Bus)13を介して、512K～2Mバイト程度の2次キャッシュ14を置いている。

【0022】

FSB12とPCIバス20は、メモリ/PCIチップと呼ばれるCPUブリッジ(ホスト-PCIブリッジ)15によって連絡されている。このCPUブリッジ15は、メインメモリ16へのアクセス動作を制御するためのメモリコントローラ機能や、FSB12とPCIバス20との間のデータ転送速度の差を吸収するためのデータバッファ等を含んだ構成となっている。メインメモリ16は、CPU11の実行プログラムの読み込み領域、あるいは実行プログラムの処理データを書き込む作業領域として利用される書き込み可能メモリである。この実行プログラムには、各種アプリケーション、OSや周辺機器類をハードウェア操作するための各種ドライバや、フラッシュROM44に格納されたBIOS(Basic Input/Output System: 基本入出力システム)等のファームウェアが含まれる。

【0023】

ビデオサブシステム17は、ビデオに関連する機能を実現するためのサブシステムであり、CPU11からの描画命令を処理し、処理した描画情報を液晶ディスプレイ(LCD)18に描画データとして出力している。PCIバス20は、比較的高速なデータ転送を可能とするバスである。このPCIバス20には、I/Oブリッジ21、カードバスコントローラ22、オーディオサブシステム25、ドッキングステーションインターフェース(Dock I/F)26、ミニPCI(mini P

C I)コネクタ 2 7 が夫々接続されている。

【0024】

カードバスコントローラ 2 2 は、 P C I バス 2 0 のバスシグナルをカードバススロット 2 3 のインターフェースコネクタ(カードバス)に直結させるための専用コントローラであり、このカードバススロット 2 3 には、 P C カード 2 4 を装填することが可能である。ドッキングステーションインターフェース 2 6 は、コンピュータシステム 1 0 の機能拡張装置であるドッキングステーション(図示せず)を接続するためのハードウェアであり、ドッキングステーションの内部バスに接続された各種のハードウェア要素が、ドッキングステーションインターフェース 2 6 を介して P C I バス 2 0 に接続される。また、 mini P C I コネクタ 2 7 には、ミニ P C I (mini P C I)カード 2 8 が接続される。

【0025】

I / O ブリッジ 2 1 は、 P C I バス 2 0 と L P C バス 4 0 とのブリッジ機能を備えており、 DMA コントローラ機能、プログラマブル割り込みコントローラ(P I C)機能、プログラマブル・インターバル・タイマ(P I T)機能、 I D E (Integrated Device Electronics)インターフェース機能、 U S B (Universal Serial Bus)機能、 S M B (System Management Bus)インターフェース機能を備え、また、リアルタイムクロック(R T C)を内蔵している。 I D E インタフェース機能によって実現されるインターフェースは、 I D E ハードディスクドライブ(H D D) 3 1 が接続される他、 C D - R O M ドライブ 3 2 が A T A P I (AT Attachment Packet Interface)接続される。また、 I / O ブリッジ 2 1 には U S B ポートが設けられており、この U S B ポートは、 U S B コネクタ 3 0 と接続されている。更に、 I / O ブリッジ 2 1 には、 S M バスを介して E E P R O M 3 3 が接続されている。また、 I / O ブリッジ 2 1 からモデム機能をサポートする A C 9 7 (Audio CODE C '97)、コアチップに内蔵されたイーサネットに対するインターフェースである L C I (LAN Connect Interface)、 U S B 等を介して、コネクタ 4 7 が複数、接続されている。この複数のコネクタ 4 7 の各々には、コミュニケーションカード 4 8 が接続可能に構成されている。

【0026】

また、I/Oブリッジ21は本実施の形態における特徴的な構成である電源回路50に接続されている。I/Oブリッジ21を構成するコアチップの内部には、コンピュータシステム10の電源状態を管理するための内部レジスタと、この内部レジスタの操作を含むコンピュータシステム10の電源状態の管理を行なうロジック(ステートマシン)が設けられている。このロジックは、電源回路50との間で各種の信号を送受し、この信号の送受により、電源回路50からコンピュータシステム10への実際の給電状態を認識する。電源回路50は、このロジックからの指示に応じて、コンピュータシステム10への電力供給を制御している。

【0027】

LPCバス40は、ISAバスを持たないシステムにレガシーデバイスを接続するためのインターフェース規格である。このLPCバス40には、フラッシュROM44、Super I/Oコントローラ45が接続されており、更に、キーボード/マウスコントローラのような比較的低速で動作する周辺機器類を接続するためにも用いられる。このSuper I/Oコントローラ45にはI/Oポート46が接続されており、FDDの駆動やパラレルポートを介したパラレルデータの入出力(PIO)、シリアルポートを介したシリアルデータの入出力(SIO)を制御している。

【0028】

図2は、本実施の形態におけるエコ・シャットダウン機能を実現する電源回路50の構成を示した図である。システムの電源は、外部から供給される所謂AC電源として、例えばAC100Vの商用電源に接続されてAC/DC変換を行なうACアダプタ51、およびドッキングステーションインターフェース26からの電源入力がある。また、充放電を繰り返して使用されるバッテリ電源として、メイン電池57およびセカンド電池58がある。このメイン電池57は、例えば複数本のリチウム・イオン電池を直列接続して構成されている。また、セカンド電池58は、例えばリチウム・ポリマー電池によって構成され、例えば、ノートPCのFDDやCD-ROMドライブ32を取り外して挿入する場合等、ノートPCの外部に別途、取り付けられてコンピュータシステム10に接続される。

【0029】

また、電源回路50は、AC電源(ACアダプタ51、ドッキングステーションインターフェース26からの電源入力)の存在を確認する検出回路52、所定のラインに設けられて切り替えを行なうスイッチ(SW)53、システムの各デバイスにて用いられる直流定電圧を生成する複数のDC-DCレギュレータ54、メイン電池57およびセカンド電池58に対して充電を行なう充電器56を備えている。システムの電源は、切り替えに必要なスイッチ53を介して、システムの各種DC-DCレギュレータ54と充電器56との供給源である電源ラインVINT16になる。

【0030】

DC-DCレギュレータ54は、各種電圧と、システムの各種パワーステートにおけるON/OFF制御の系統とに応じて、システム内に各種電圧からなる電力を供給している。このDC-DCレギュレータ54には、システムがパワーオフ状態でAC電源がある場合に、ウェイクアップ機能やバッテリ充電機能を実現するためにONされるM電源系55と呼ばれる一群の電源がある。M電源系55の電源ラインは、電圧に応じ、VCC5M、VCC3MなどのようにVCC**Mと呼ぶことができる。このVCC**Mの供給を受けてVCC**Mデバイス59が動作する。システム内には複数の電源電圧を必要とするデバイスが存在する。電源ラインをONするためには、関連する複数の電圧の電源を同期させてON/OFFすることが必要となる場合がある。M電源系55も、その事情から複数の電圧の電源群からなり、例えば、このシステムでは、5V、3.3V、1.8V、1.5V、1.2V等からなる電圧の電源群がある。

【0031】

更に、本実施の形態が適用される電源回路50は、システムのパワーオフ中にてAC電源またはバッテリ(メイン電池57および/またはセカンド電池58)電源のどちらかがあるとき、システムのパワーオンを行なう回路に対して電源を供給するスマートレギュレータ61、M電源系55のON/OFF制御や予備電源系(AUX電源系)の制御等、パワーオン/オフのシーケンスを制御している集積回路(ASIC)であるゲートアレイ回路62、内蔵されたパワー・マネージメン

ト・コントローラ(PMC:Power Management Controller)によってゲートアレイ回路62と共に電源管理機能の一部を担うエンベデッドコントローラ63、例えばウェイクアップするためのデバイスであるウェイクアップデバイス66の電源であるAUX電源系64を有している。また、ユーザから電源回路50に対する各種設定等は、BIOSやユーティリティからなるシステムソフトウェア69を介して行なわれる。エンベデッドコントローラ63は、例えばSBS(Smart Battery System)に準拠して、内部にCPUを有するインテリジェント電池であるメイン電池57およびセカンド電池58と通信を行なっている。

【0032】

AUX電源系64は、M電源系55からFETなどのロードスイッチ回路65を介し、ゲートアレイ回路62からの設定によりON/OFF制御が可能であり、例えば、3.3V、1.8V、1.5Vがある。システムがパワーオフ状態で、ACアダプタ51等のAC電源がなく、バッテリ(メイン電池57および/またはセカンド電池58)だけの場合には、ウェイクアップデバイス66による、例えばWakeOnLAN(パワーオフのときにはLAN経由でウェイクアップをする)のウェイクアップ機能や、バッテリ充電機能は、どちらもサポート不要のために、M電源系55もOFFとなる。M電源系55の他に、パワーオフ中のシステムには、AC電源またはバッテリのどちらかがあるときに、システムのパワーオンを行なう回路に供給されるわずかな電源(VCC3SW:3.3V)がスマートレギュレータ61より供給される。ここで、ウェイクアップ機能とは、前述のように、システムがパワーオフの状態にあるコンピュータの電源を遠隔操作によりオンにして起動する機能であり、オペレータが手で電源を入れる代わりに、遠隔地の操作に基づくネットワークからの指示によって電源を入れることを可能とするものである。

【0033】

本実施の形態が適用されるコンピュータシステム10では、ソフトオフ状態として、その前のシャットダウン時にコアロジックに設定された条件が保存されていて、RTCタイマなどでウェイクアップできる状態が存在する。また、これに対する状態であるメカニカルオフ状態として、コアロジックがデフォルトの状態

(ACアダプタ51、ドッキングステーションインターフェース26に接続されAC電源が存在するとき)または電源が供給されていない状態(AC電源が存在しないとき)が存在する。ウェイクアップ機能の代表であるWakeOnLANでは、基本的にオフィス設備の一部としての使い方が想定されていることから、AC電源があるときだけを対象としており、AC電源が存在するときに、上述したどちらのオフ状態からでもウェイクアップすることができる。一方、別のウェイクアップ機能であるBluetoothからのウェイクアップでは、Bluetoothは無線通信であることから、モバイル環境にあることが想定されており、バッテリでオフのときにもウェイクアップする機構となっている。

【0034】

図3は、ゲートアレイ回路62を更に詳しく説明するための図である。ここでは、AC電源の有無を示す信号である-EXT PWRをそのまま伝えるかまたはマスクするゲート71、-EXT PWRのゲート71のONによりM_ONを出力してM電源系55をONするM電源系制御回路72、AUXONを出力してAUX電源系64をONするAUX電源系制御回路73、バッテリであるメイン電池57およびセカンド電池58の存在を確認する検出回路74、時間の経過を見るためのタイマ75、システムソフトウェア69からの情報に基づきゲート71をイネーブルするI/Fであるレジスタ76、システムソフトウェア69からの情報をAUX電源系制御回路73に伝えるI/Fであるレジスタ77、エンベデッドコントローラ63からゲート71の機能をイネーブルするI/Fであるレジスタ78を有している。尚、バッテリの存在の有無を調べるために用いられるTEMP端子(M_TEMPおよびS_TEMP)は、アナログ信号であることから、必要に応じてゲートアレイ回路62の前段にコンパレータによるデジタル化の回路であるAN79が用意される。

【0035】

ここで、本実施の形態が適用されるシャットダウン(システムのパワーオフ)時の消費電力低減機能(エコ・シャットダウン機能)について説明する。ここで、「シャットダウン」とは、OSを遮断し、コンピュータ本体の電源を遮断する作業を言うが、ここでは、「システムのパワーオフ」と同義で用いている。

エコ・シャットダウン機能が適用されない通常の状態では、システムがパワー オフのとき、AC電源がある場合はM電源系55の出力とスマートレギュレータ 61からの出力であるVCC3SWがONであり、消費電力はシステムロジックが100～120mW程度となる。例えば、ウェイクアップデバイス66の一つであるイーサネットコントローラがWakeOnLANを行なう場合、300～400mWが加算され、システム全体では500mW程度となる。ACアダプタ51を含めた電力では、1500mW程度になる。AC電源がなくバッテリ電源しかない場合のパワーオフ時は、スマートレギュレータ61からのVCC3SWだけがONであり、消費電力は5mW程度以下まで低減される。ACアダプタ51を含めた電力では400mW程度以下となる。

【0036】

通常のシステム設計では、AC電源があるとM電源系55が無条件にONになる。近年、電源電圧の多数化とウェイクアップ機能の追加によって、M電源系55がONの場合の消費電力は増加傾向にある。これは、バッテリの充電制御を行なう回路であるエンベデッドコントローラ63にウェイクアップデバイス66が加わり、更に追加して、複数の電圧に対するDC-DCレギュレータ54のロス、M電源系55のために不必要にONにされているVCC**Mデバイス59によるロス、も存在している。この不必要にONにされているVCC**Mデバイス59は、システムのパワーオフ中には、ONにされている必要が必ずしもないデバイスである。

【0037】

そこで、本実施の形態では、AC電源が存在しても、ウェイクアップとバッテリ充電が必要ないときに、M電源系55を切ることにより、バッテリでのパワーオフ時と同様の状態になるように構成している。かかる構成により、300～100mW程度の待機電力が削減できる。

【0038】

ここで、シャットダウン時、AC電源が存在するときにM電源系55をオフする機能を実現するためには、以下のことが必要となる。

(1) AC電源があっても設定に応じてM電源系55をオフできる機能

- (2) ウエイクアップ機能を設定に応じてオフできる機能
- (3) バッテリ充電機能について、充電制御回路の電源をオフしてもパワーオフ中の充電の機能を損なわないための機能
- (4) これらの機能を制御するソフトウェア(システムのB IOS, Utility, Setupなど)

【0039】

上記「(1) AC電源があっても設定に応じてM電源系55をオフできる機能」については、図3のゲートアレイ回路62にて示したように、検出回路52から出力されるAC電源の検出信号—EXT PWRのゲート71について、M電源系制御回路72からのM電源系55のON/OFFの制御を、システムソフトウェア69の設定に応じて(レジスタ76を介して)実行できるように構成することで実現できる。通常、AC電源の検出信号—EXT PWRは、M電源系55をONする条件の一つとされており、本実施の形態では、これをソフトウェアからの設定に応じてON/OFFを制御する回路を追加している。

【0040】

上記「(2) ウエイクアップ機能を設定に応じてオフできる機能」については、パワーオフ時の待機電力の観点から設定できるユーザインターフェースがあれば実現できる。より具体的には、図3のゲートアレイ回路62に示したように、システムソフトウェア69の設定に応じ、レジスタ76を介してAUX電源系制御回路73からのAUXONの出力を制御すればよい。

【0041】

上記「(3) バッテリ充電機能について、充電制御回路の電源をオフしてもパワーオフ中の充電の機能を損なわないための機能」については、パワーオフ中の充電機能を維持するために、具体的には以下の機能を具備することが好ましい。

まず、第1の充電維持機能として、パワーオフ中にて、充電処理が終わるまではM電源系55を維持し、充電終了後にM電源系55をオフできる機能がある。これは、例えば、充電を行なうエンベデッドコントローラ63からゲートアレイ回路62へのI/Fを設け、ゲート71による—EXT PWRゲート機能のインターブルを行なうレジスタ78を追加することで実現することができる。即ち、シ

リアルI/Fを持つエンベデッドコントローラ63から、オフを行なうレジスタを追加し、充電が終了した時点で充電ロジックのオフを実行することにより実現することができる。

【0042】

また、第2の充電維持機能として、パワーオフ中にて、例えばACアダプタ51が抜かれた状態から取り付けられたとき等、AC電源の脱着を検出したとき、M電源系55をオンできる機能がある。これにより、パワーオフの後にACアダプタ51等のAC電源が指されたときに、充電の必要性を判断し、M電源系55をオンして必要に応じて充電を行い、充電終了後にM電源系55をオフにする。これは、ゲートアレイ回路62の内部に、-EXT PWRのInactiveからActiveへの変化を検出して、-EXT PWRのゲート71をオンする機能を追加することにより実現することができる。

【0043】

更に、第3の充電維持機能として、パワーオフ中にて、バッテリの脱着を検出したとき、M電源系55をオンできる機能がある。即ち、充電が必要であるメイン電池57またはセカンド電池58が取り付けられたとき、充電の必要を判断し、必要に応じて充電を行い、充電終了後にM電源系55をオフする。かかる機能は、バッテリの存在の有無を調べるために用いられるTEMP端子(M_TEMP、S_TEMP)の状態を、ゲートアレイ回路62における検出回路74で検出し、ゲートアレイ回路62の入力である-EXT PWRのゲート71をON/OFFすることで実現できる。

【0044】

また更に、第4の充電維持機能として、パワーオフ中、一定時間の経過後に、M電源系55をオンできる機能がある。これにより、特にシステムが長時間、パワーオフに置かれた状態など、自己放電によりバッテリ(メイン電池57またはセカンド電池58)の容量が充電を必要とするレベルまで低下した場合に、それを検出して必要に応じて充電を行い、充電の終了後、M電源系55をオフにする。これは、ゲートアレイ回路62に設けられるタイマ75によって、所定時間がカウントされた後に(Expireしたときに)、-EXT PWRのゲート71をONす

る機能を付加することで実現することができる。

【0045】

この第1の充電維持機能から第4の充電維持機能は、それぞれ独立した機能として存在させることができる。これらの全ての機能があれば、事実上、パワーオフ中の充電機能が損なわれることなく、充電していないときに、充電器56等の充電回路をオフする機能を実現できる。ここで、充電回路は、充電器56の他、エンベデッドコントローラ63等の充電に用いられる構成を含む。

【0046】

次に、上記「(4) これらの機能を制御するソフトウェア」については、パワーオフ中の消費電力を低減するように、ユーザが設定できるI/Fを設け、その設定を不揮発性メモリに保持し、その値に応じて上記(1)～(3)の機能を利用する。AC電源があるときのパワーオフ中のM電源系55をオフする制御を行なうソフトウェアを用意する。図2に示すシステムソフトウェア69として、BIOとSetupユーティリティに機能を追加することで、これは実現することができる。

【0047】

図4は、上記「(3) バッテリ充電機能について充電制御回路の電源をオフしてもパワーオフ中の充電の機能を損なわないための機能」を実現するための処理を示したフローチャートである。システムパワーがOFF(オフ)されたとき(ステップ100)、まず、エンベデッドコントローラ63は、充電中か否かを判断する(ステップ101)。充電中であるときは、ステップ101の処理を継続し、充電中でないときには、充電を停止し(ステップ102)、ゲートアレイ回路62によってM電源系55をオフして、充電器56等の充電回路を停止する(ステップ103)。

【0048】

その後、検出回路52からの出力によってAC電源(ACアダプタ51、ドッキングステーションインターフェース26)が無しから有りへ、即ち、抜かれた後に入った状態になったか否かが判断される(ステップ104)。-EXT PWRのインアクティブからアクティブへの移行によってゲートアレイ回路62からM_

ONが output され、M電源系55がオンされて充電回路がオンされる(ステップ105)。その後、メイン電池57やセカンド電池58の充電状態によって充電が必要か否かが判断され(ステップ106)、充電が必要ではない場合には、ステップ103へ戻って充電回路が停止され、充電が必要である場合には、充電が開始されて(ステップ107)、ステップ101の処理へ戻る。

【0049】

ステップ104で、AC電源が有りから無しへ変わっていない場合には、バッテリ(メイン電池57、セカンド電池58)が取り付けられたか否かが判断される(ステップ108)。取り付けられた場合には、前述したステップ105以降の処理が実行され、充電回路がONされる。取り付けられていない場合には、タイマ75のエクスパイア、即ち、一定時間が経過したか否かが判断され(ステップ109)、一定時間が経過した場合には、前述したステップ105以降の処理が実行され、充電回路がONされる。一定時間が経過していない場合には、ステップ104に戻る。このようにして、充電回路の電源をオフしてもパワーオフ中の充電の機能を損なわない処理が実行される。

【0050】

次に、本実施の形態におけるユーザインタフェースについて説明する。

本実施の形態では、ソフトウェアとして、CPU11にて実行される基本ソフトウェアであるOS、パワーマネージメント(PM)等に関する各種デバイスを制御するプログラムであるBIOSが準備される。また、コンピュータシステム10において、コアチップであるI/Oブリッジ21には、電源管理のためのパワーマネージメントコントロールレジスタと、不揮発性メモリであるCMOSとが備えられている。システムをパワーオフするときには、OSからパワーマネージメントコントロールレジスタに「シャットダウン(システムパワーオフ)という状態に入れ」との書き込みがなされ、この書き込みに基づくパワーマネージメントコントロールレジスタからの信号に基づいてBIOSは動くことができる。CMOSには、BIOSからの各種設定情報が格納されている。

【0051】

図5は、CMOSの設定処理の流れを示したフローチャートである。まず、シ

システムがパワーオンされた際(ステップ110)、POST(Power ON Self Test)中にユーザによってF1キーが押し下げられる(ステップ111)と、BIOS内にあるCMOSの設定を変更するための"BIOS SETUP"のプログラムが呼び出される(ステップ112)。この中のメニューで、"エコ・シャットダウン機能を有効にするか無効にするか(Enable/Disable)"の設定を行なうことができる(ステップ113)。ユーザによる変更をセーブするキーの押下によって、この設定がCMOSにセーブされる(ステップ114)。この後、ユーザはシステムをパワーオフあるいはリブートする(ステップ115)ことができ、その後、システムは新しい設定に基づいて動作する。このように、本実施の形態では、CMOSにおける領域を利用して、システムのパワーオフ時における消費電力削減機能に対する使用/非使用の設定を可能としている。

【0052】

このように、本実施の形態では、BIOSのEasySetupにおけるメニューの一つとして、シャットダウン時のモード設定を設けている。電力低減の程度に応じて複数段階の設定を持つか、あるいは以下に示すような個別の設定を設けても良い。

- (A) AC電源があるときの、充電機能
- (B) ウエイクアップ機能のなかで、特に大きな電力を消費するもの。具体的には、ACC**AUX系を用いたWakeOnLAN機能。
- (C) その他、全てのウェイクアップ機能。具体的には、USBデバイスからのウェイクアップ、システムタイマによるソフトオフからのウェイクアップなどである。

尚、本実施の形態では、ウェイクアップ機能の設定によらずに、ユーザインターフェースの設定に応じたシャットダウン時の制御を実行する点に特徴がある。

【0053】

図6は、BIOS等によって実行されるシャットダウン処理を示したフローチャートである。システムのパワーオンにより(ステップ120)、CPU11ではシステムの各種動作が実行される(ステップ121)。その後、CPU11にて実行されるOSは、BIOSを経由して、例えばユーザがOSにおけるシャットダ

ウンのメニューを選ぶなどのシャットダウン要求の発生を認識し(ステップ122)、OSによるシャットダウン処理が実行される(ステップ123)。より具体的には、OSのHAL(Hardware Abstraction Layer)が、パワーマネージメントコントロールレジスタに対してシャットダウンの書き込みを行なう。パワーマネージメントコントロールレジスタでは、この書き込み動作によって、SMI(System Management Interrupt)が出力される。本実施の形態では、パワーマネージメントコントロールレジスタに対する書き込みを要因とするSMI割り込み要求を出力する機能がシステムのロジック(サウスブリッジ)に装備されており、その機能が使用されている。

【0054】

その後、SMIの中の、パワーマネージメントコントロールレジスタにおけるハンドラの処理が呼ばれ、BIOSのシャットダウン処理が実行される(ステップ124)。このシャットダウン処理では、CMOSがイネーブルか否かが判断される(ステップ125)。CMOSがイネーブルではない場合には、システムパワーオフとなり処理が終了する(ステップ128)。イネーブルである場合には、イネーブルのコマンドをエンベデッドコントローラ63に出力する(ステップ126)。そして、タイマ75をイネーブルにし(ステップ127)、システムパワーオフとなり処理が終了する(ステップ128)。

【0055】

ここで、パワーオフを行なう場合には、多くの場合、パワーマネージメントコントロールレジスタへの書き込みだけではなく、別な手段でシステムをメカニカルオフと呼ばれる状態に遷移させている。パワーマネージメントコントロールレジスタへの書き込みでシステムのパワーを切る場合もあり、これはソフトオフと呼ばれる状態である。このソフトオフは、マイクロソフト社のWindows2000、WindowsXPなどの電力制御インターフェースであるACPI(Advanced Configuration and Power Interface)のOSでハイバーネーション(Hibernation)(S4)に移行する場合、また、Windows95やWindows98SEなどの省電力規格であるAPM(Advanced Power Management)のOSでドッキングステーション(DockingStation)と接続した状態でハイバーネーションに移行する場合など、限られた場合に使われる。

尚、「Windows」は商標である。

【0056】

尚、上述した図6の説明では、ACP1での処理を説明したが、APMでの処理は、以下のようになる。図6に示すステップ122にて、ユーザがOSにおけるシャットダウンのメニューを選ぶなどのシャットダウン操作を行った後、ステップ123におけるOSのシャットダウン処理にて、APMのパワーオフイベントが各デバイスドライバおよびBIOSの処理を呼ぶ。そして、ステップ124におけるBIOSのシャットダウン処理にて、シャットダウン時の処理を定義したテーブルから、定義された処理が呼び出される。この呼び出された処理の中に、本実施の形態における処理を定義することで、前述した図6に示すステップ125以下の処理が呼ばれる。その後、全ての処理が終了すると、BIOSがパワーマネージメントコントロールレジスタにシャットダウンの値を書き込み、ステップ128に示したパワーオフを行なう。

【0057】

図7(a),(b)は、エンベデッドコントローラ63によるシャットダウン中の処理を説明するための図である。図7(a)に示すように、システムのパワーオフ時において(ステップ130)、エンベデッドコントローラ63にて、バッテリ(メイン電池57、セカンド電池58)が充電中か否かが判断される(ステップ131)。充電中である場合には、この判断が継続してなされ、充電中ではない場合には、充電の停止処理が実行され(ステップ132)、充電器56等の充電回路がオフされる(ステップ133)。

【0058】

一方、図7(b)に示すように、充電回路がオンされたときには(ステップ140)、エンベデッドコントローラ63にて、バッテリ(メイン電池57、セカンド電池58)に対して充電が必要か否かが判断される(ステップ141)。充電が必要ないときには、充電回路がオフされて(ステップ145)、処理が終了する。充電が必要であるときには、充電器56による充電が開始される(ステップ142)。その後、エンベデッドコントローラ63にて、バッテリが充電中か否かが判断される(ステップ143)。充電中である場合には、この判断が継続してなされ、

充電中ではない場合には、充電の停止処理が実行され(ステップ144)、充電器56等の充電回路がオフされて(ステップ145)、処理が終了する。

【0059】

図8は、シャットダウン(システムのパワーオフ)中におけるハードウェアの動作を示した状態遷移図である。まず、システムの電源がオンであるシステムオンの状態にて、前述したようなシステムのパワーオフ操作がなされた場合に、ハードウェアは、システムシャットダウンで且つ充電回路がオンである状態に遷移する。その後、エンベデッドコントローラ63に従って充電回路がオフされると、ハードウェアは、システムシャットダウンで且つ充電回路がオフである状態に遷移する。システムシャットダウンで且つ充電回路がオフである状態からは、AC電源の挿着の確認、バッテリの接続の確認、所定時間の経過、の事象によって、システムシャットダウンで且つ充電回路がオンである状態に遷移する。また、システムシャットダウンで且つ充電回路がオフである状態、およびシステムシャットダウンで且つ充電回路がオンである状態からは、システムのパワーオンの操作がなされた場合に、システムオンの状態へ遷移する。

【0060】

以上のように、本実施の形態では、AC電源があるシャットダウン状態にて、充電用ロジックをオフすることができる。即ち、通常、AC電源があるシャットダウン状態では、充電用のロジックとして、エンベデッドコントローラ63および周辺回路がアクティブな状態になる。そのために、システムのメインである3.3Vおよび5Vを供給するDC-DCレギュレータ54(M電源系55)がONされている。この制御は、外部電源の検出信号である-EXT PWRがアクティブな場合には、システムのASICであるゲートアレイ回路62が、M電源系55のDC-DCレギュレータ54をV3オン、V5オンにより動作させ、エンベデッドコントローラ63は充電動作を行なうようになる。本実施の形態では、AC電源が存在しても、バッテリのみが存在するシャットダウン状態と同様の状態にシステムを置くことができる。この場合のシステムの消費電力は、数mW程度になることから、通常の80～120mWに比べて、消費電力を著しく低減することができる。

【0061】

この機能は、ノートブックPCを主にディスクトップPCのリプレースとして用いているユーザなど、バッテリの充電が不要か、オンおよびサスPEND中の充電で十分な場合に、有用である。また、ウェイクアップ機能と合わせて停止できた場合には、ACアダプタ51とシステムとを合わせた従来の1.1～1.5W程度のシャットダウン電力を、ほぼACアダプタ51の無負荷電力まで低減することができる。

【0062】

【発明の効果】

このように、本発明によれば、コンピュータ装置におけるシステムのパワーオフ時に、消費電力を削減することが可能となる。

【図面の簡単な説明】

【図1】 本実施の形態が適用される電気機器であるコンピュータシステムのハードウェア構成を示した図である。

【図2】 本実施の形態におけるエコ・シャットダウン機能を実現する電源回路の構成を示した図である。

【図3】 ゲートアレイ回路を更に詳しく説明するための図である。

【図4】 充電制御回路の電源をオフしてもパワーオフ中の充電の機能を損なわないための機能を実現するための処理を示したフローチャートである。

【図5】 CMOSの設定処理の流れを示したフローチャートである。

【図6】 BIOS等によって実行されるシャットダウン処理を示したフローチャートである。

【図7】 (a),(b)は、エンベデッドコントローラによるシャットダウン中の処理を説明するための図である。

【図8】 シャットダウン中におけるハードウェアの動作を示した状態遷移図である。

【符号の説明】

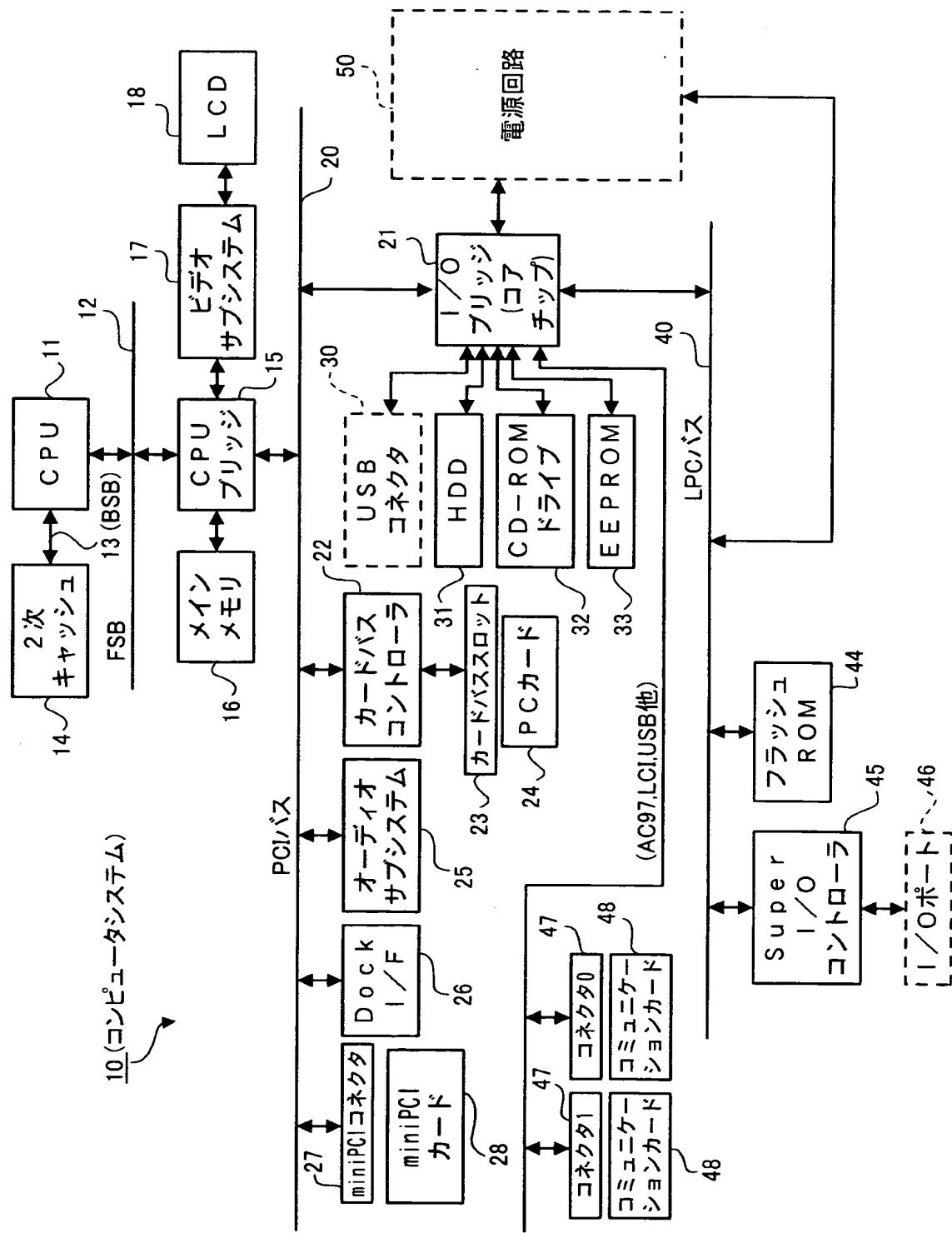
10…コンピュータシステム、11…CPU、21…I/Oブリッジ、26…ドッキングステーションインターフェース、42…ゲートアレイロジック、47…コ

ネクタ、48…コミュニケーションカード、50…電源回路、51…ACアダプタ、52…検出回路、54…DC-DCレギュレータ、55…M電源系、56…充電器、57…メイン電池、58…セカンド電池、59…VCC**Mデバイス、61…スマートレギュレータ、62…ゲートアレイ回路、63…エンベデッドコントローラ、64…AUX電源系、66…ウェイクアップデバイス、69…システムソフトウェア、71…ゲート、72…M電源系制御回路、73…AUX電源系制御回路

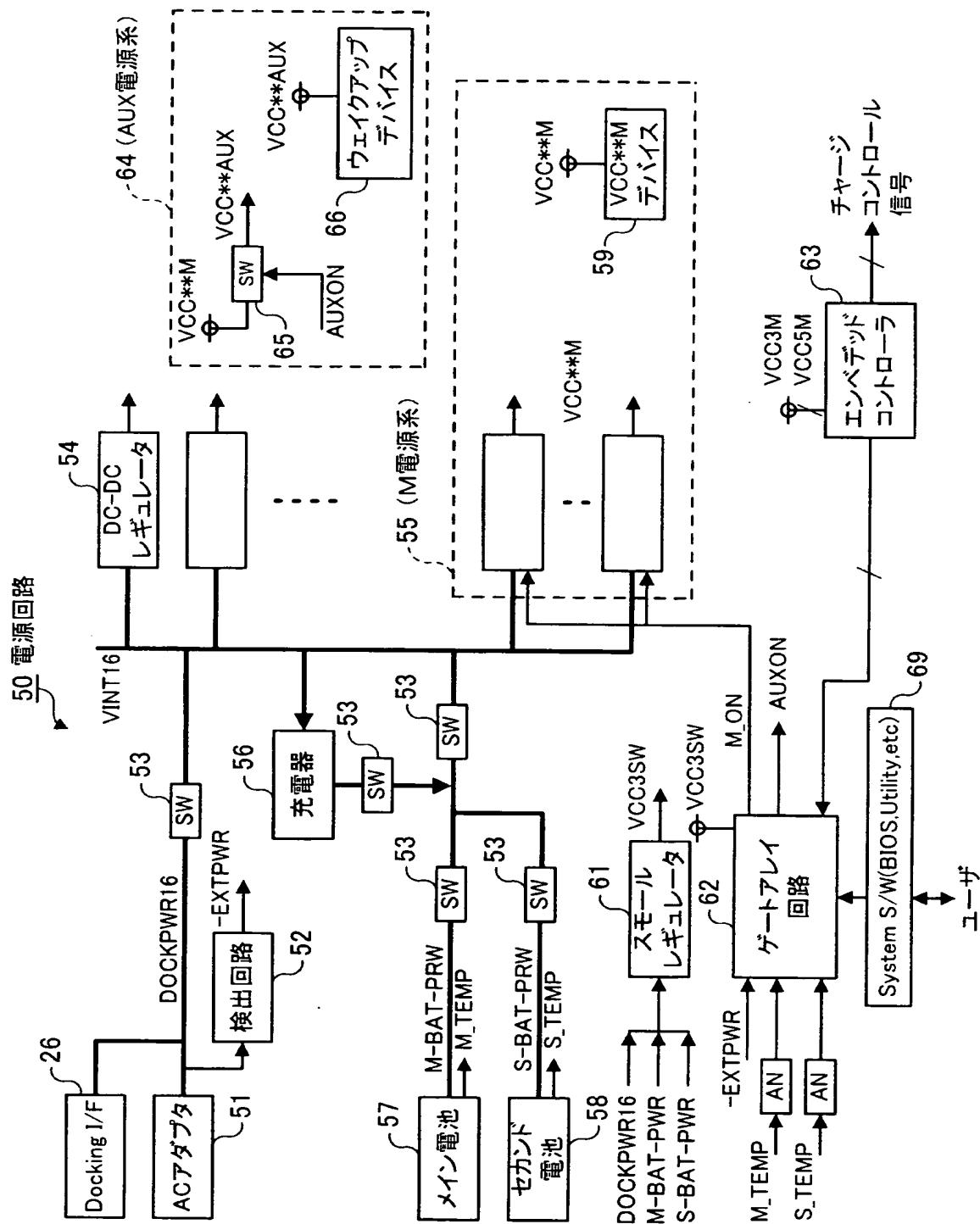
【書類名】

四面

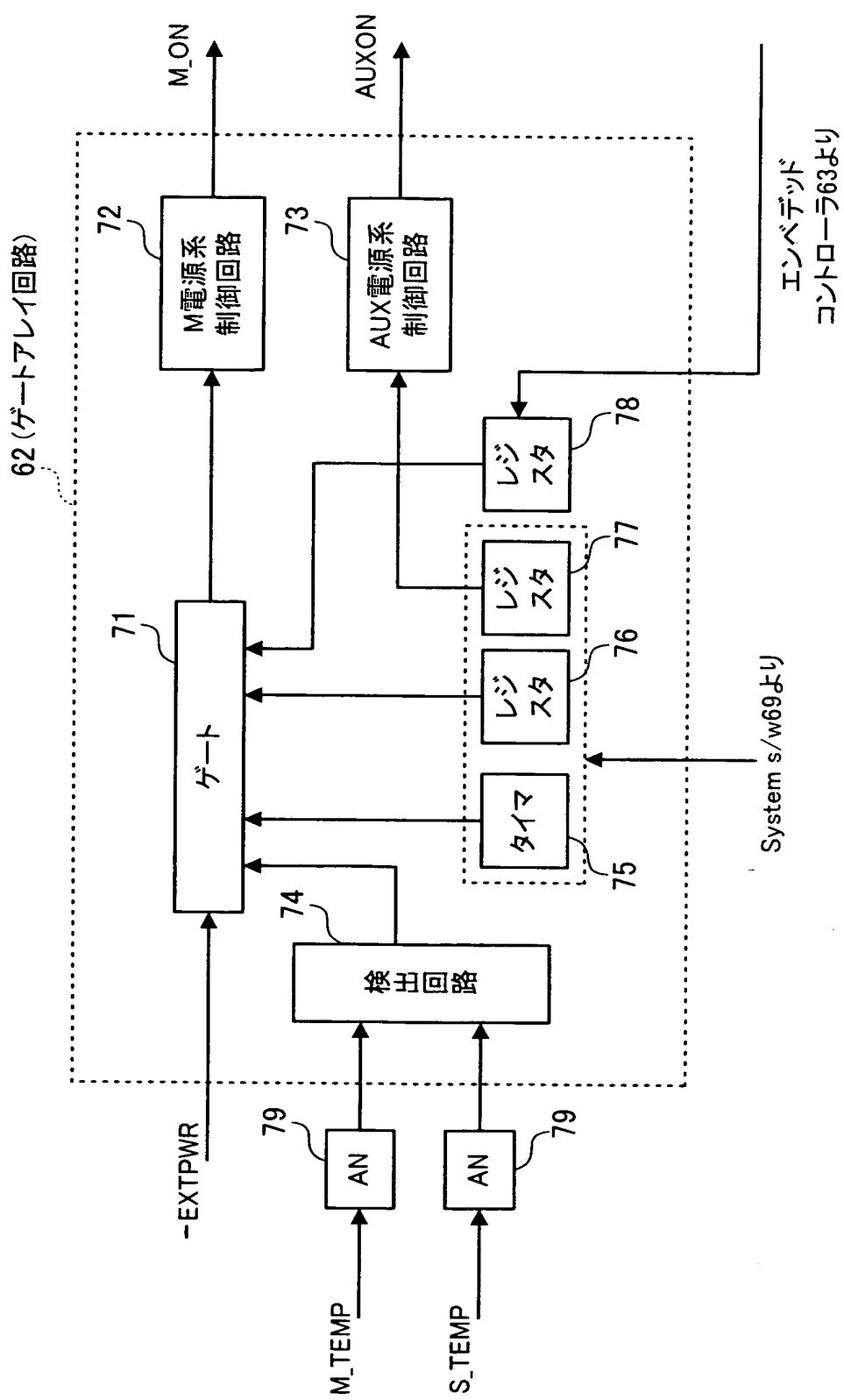
【図 1】



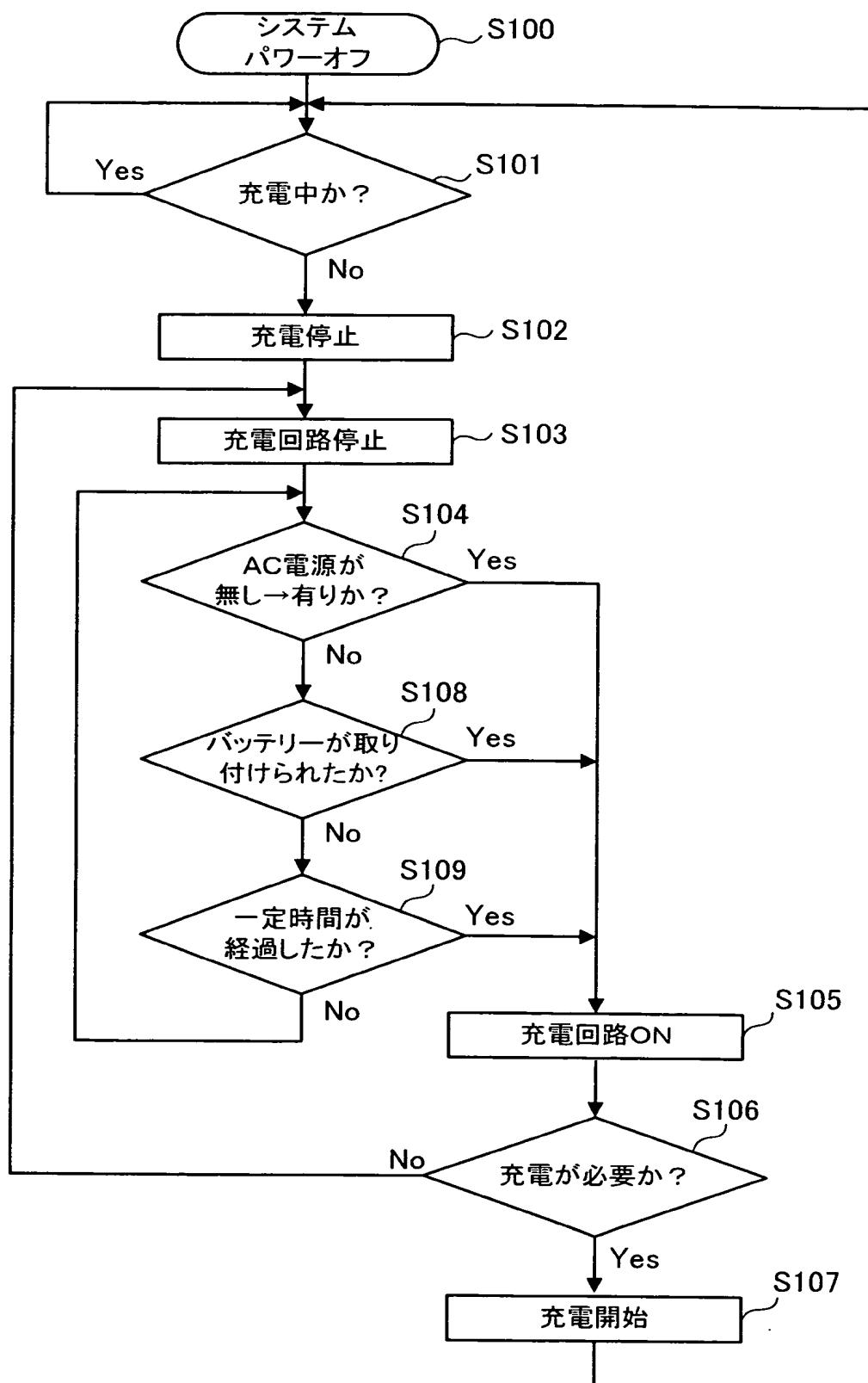
【図2】



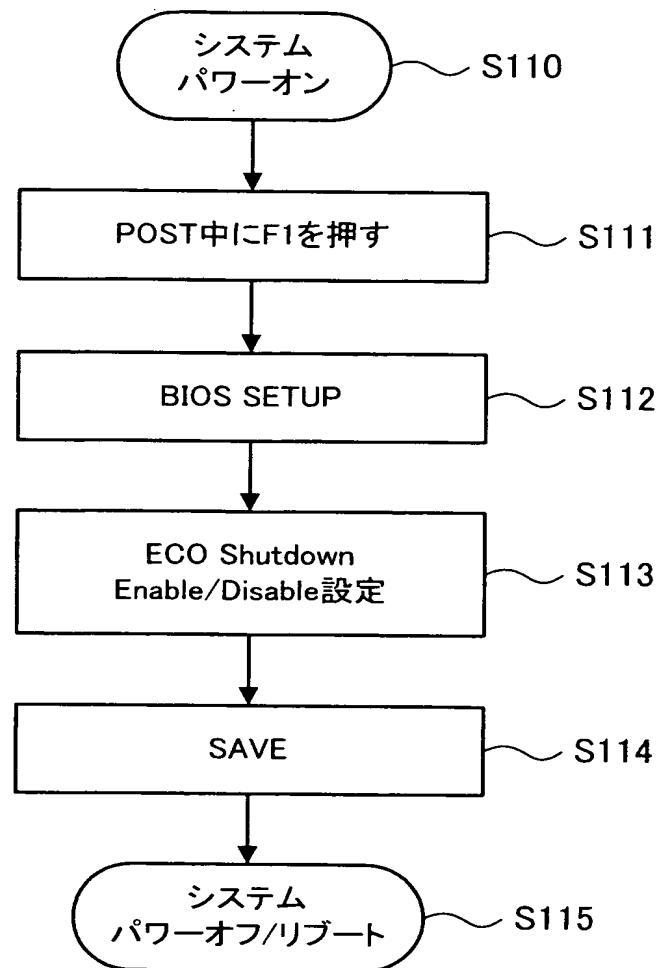
【図3】



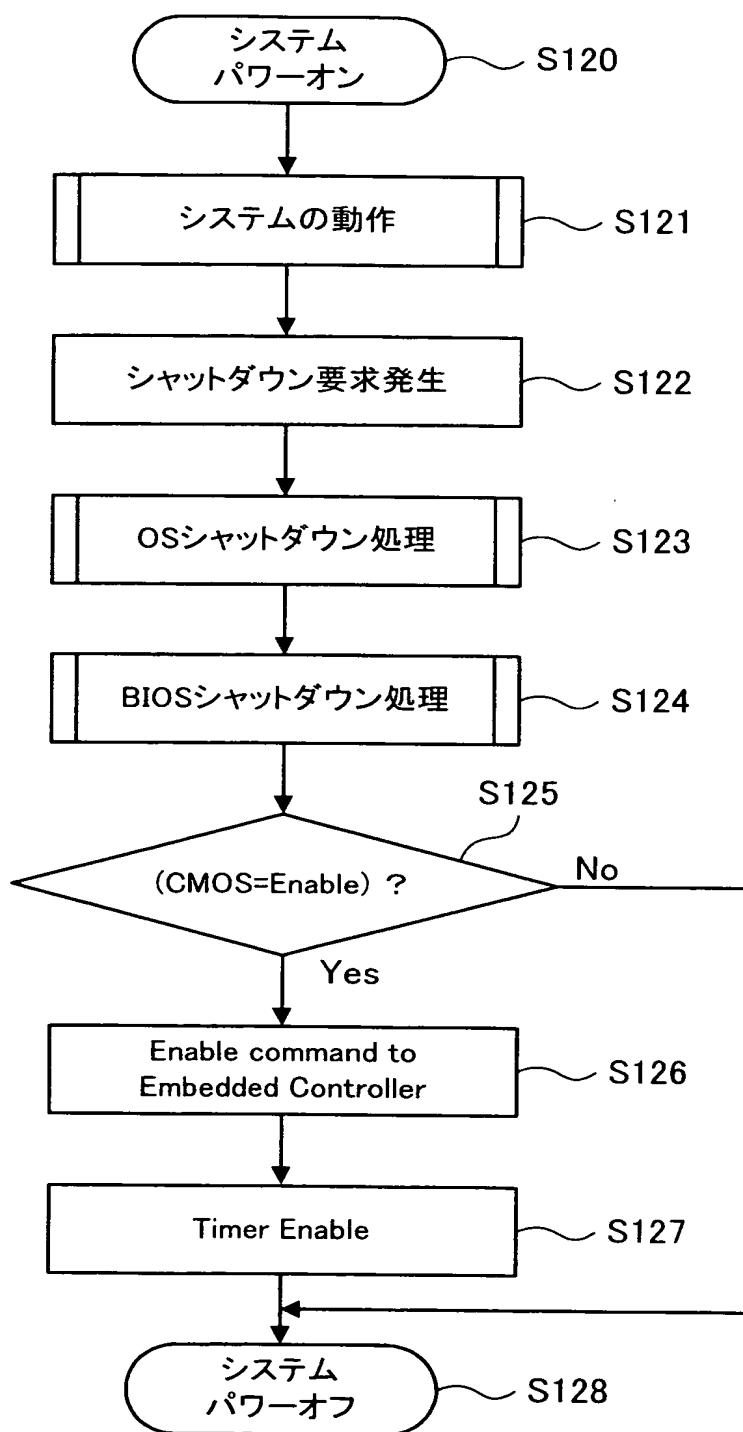
【図4】



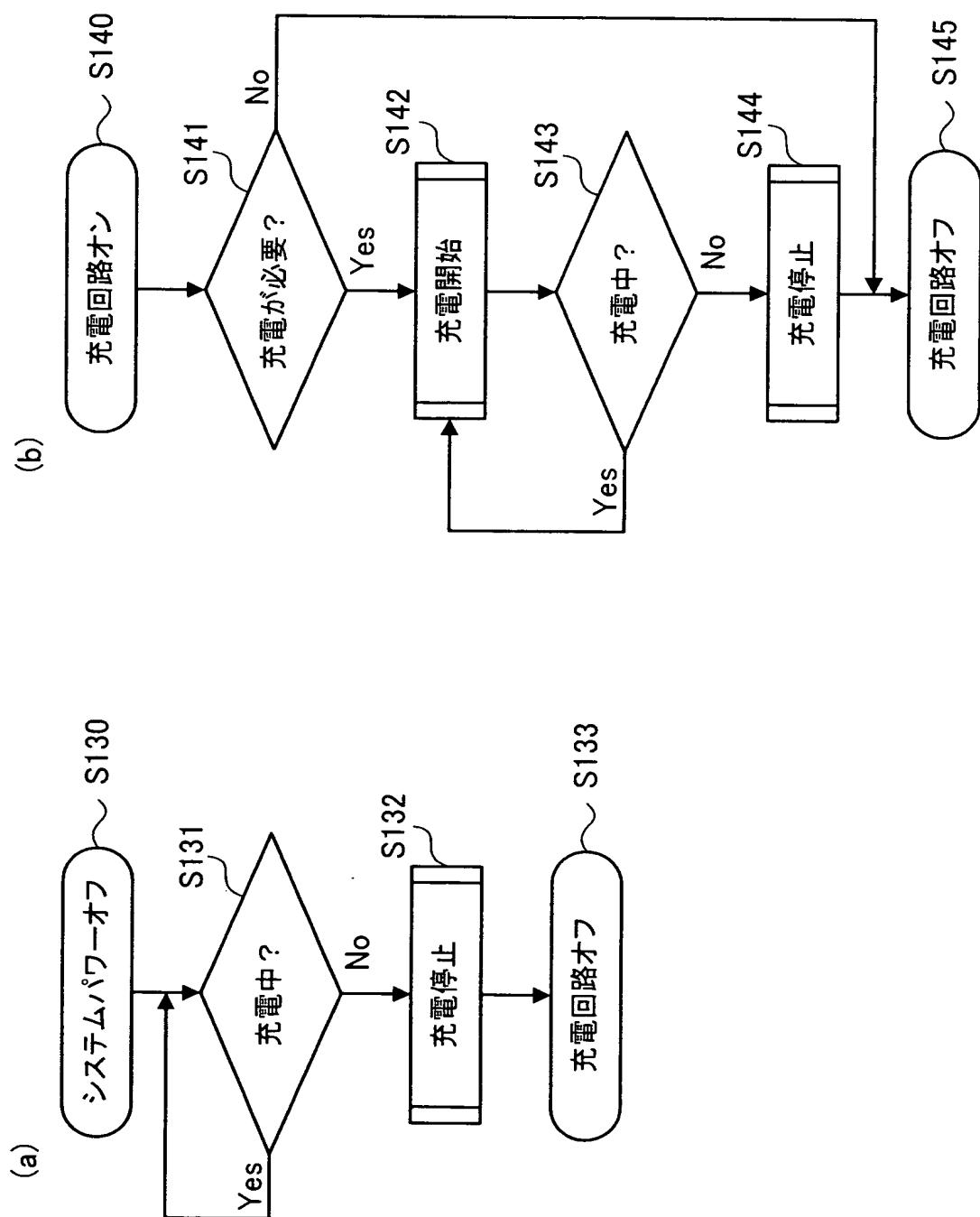
【図5】



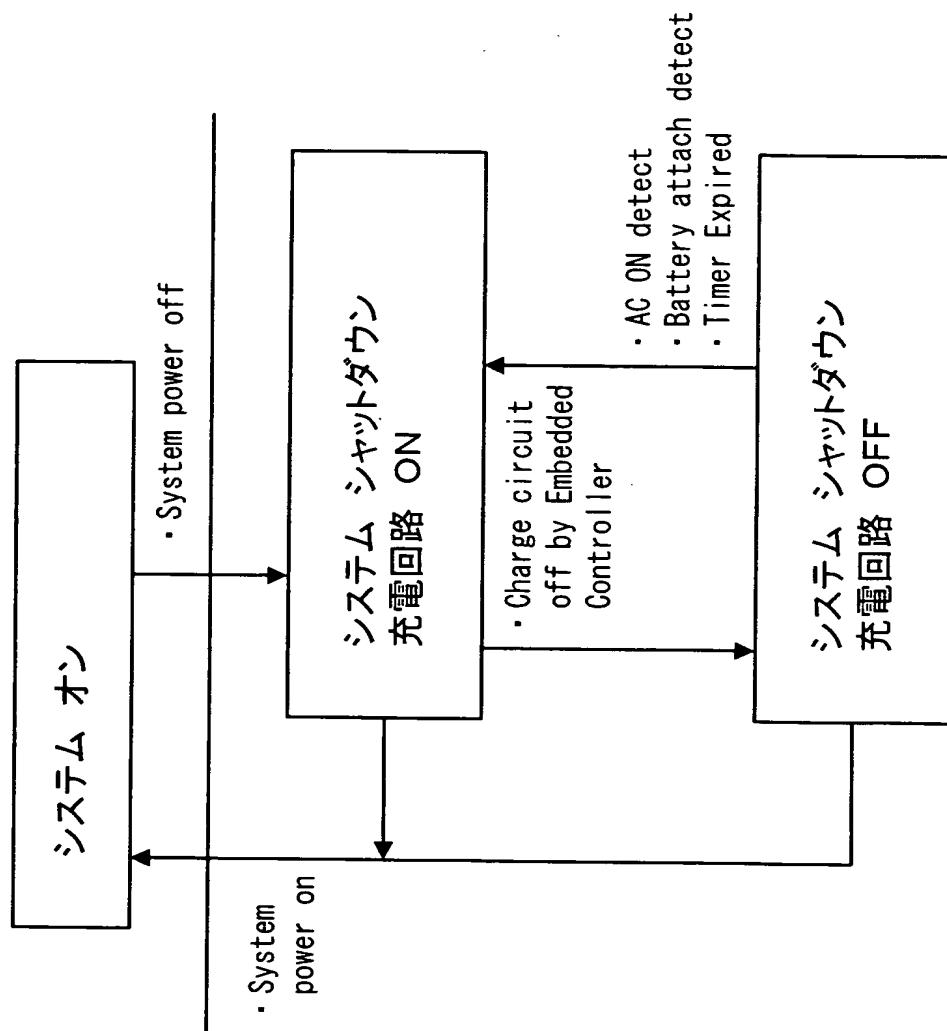
【図6】



【図7】



【図8】



【書類名】 要約書

【要約】

【課題】 バッテリを備えたコンピュータ装置において、シャットダウン時の消費電力を削減する。

【解決手段】 コンピュータシステムの電源回路50にて、コンピュータシステムに接続可能に構成され、システムに電力を供給するACアダプタ51と、このコンピュータシステムに接続可能に構成され、ACアダプタ51からの電力により充電した後に放電してシステムに電力を供給するメイン電池57およびセカンド電池58と、コンピュータシステムのパワーオフの状態にてメイン電池57および/またはセカンド電池58とACアダプタ51とが接続されている際に、このメイン電池57および/またはセカンド電池58の充電回路である充電器56およびエンベデッドコントローラ63への電力供給をオフするゲートアレイ回路62とを含む。

【選択図】 図2

認定・付加情報

| | |
|---------|------------------|
| 特許出願の番号 | 特願 2002-359826 |
| 受付番号 | 50201877892 |
| 書類名 | 特許願 |
| 担当官 | 末武 実 1912 |
| 作成日 | 平成 15 年 1 月 31 日 |

<認定情報・付加情報>

【特許出願人】

| | |
|----------|---|
| 【識別番号】 | 390009531 |
| 【住所又は居所】 | アメリカ合衆国 10504、ニューヨーク州 アーモンク ニューオーチャード ロード インターナショナル・ビジネス・マシンズ・コーポレーション |
| 【氏名又は名称】 | |

【代理人】

| | |
|----------|---|
| 【識別番号】 | 100086243 |
| 【住所又は居所】 | 神奈川県大和市下鶴間 1623 番地 14 日本アイ・ビー・エム株式会社 大和事業所内 坂口 博 |
| 【氏名又は名称】 | |

【代理人】

| | |
|----------|--|
| 【識別番号】 | 100091568 |
| 【住所又は居所】 | 神奈川県大和市下鶴間 1623 番地 14 日本アイ・ビー・エム株式会社 大和事業所内 市位 嘉宏 |
| 【氏名又は名称】 | |

【代理人】

| | |
|----------|--|
| 【識別番号】 | 100108501 |
| 【住所又は居所】 | 神奈川県大和市下鶴間 1623 番 14 日本アイ・ビー・エム株式会社 知的所有権 上野 剛史 |
| 【氏名又は名称】 | |

【復代理人】

| | |
|----------|--|
| 【識別番号】 | 100104880 |
| 【住所又は居所】 | 東京都港区赤坂 5-4-11 山口建設第 2 ビル 6F セリオ国際特許事務所 |
| 【氏名又は名称】 | 古部 次郎 |

【選任した復代理人】

| | |
|--------|-----------|
| 【識別番号】 | 100118201 |
|--------|-----------|

次頁有

認定・付力印青幸良（続巻）

【住所又は居所】 東京都港区赤坂5-4-11 山口建設第二ビル
6F セリオ国際特許事務所
【氏名又は名称】 千田 武

次頁無

出証特2003-3076834

特願2002-359826

出願人履歴情報

識別番号 [390009531]

1. 変更年月日 2000年 5月16日
[変更理由] 名称変更
住 所 アメリカ合衆国10504、ニューヨーク州 アーモンク (番地なし)
氏 名 インターナショナル・ビジネス・マシーンズ・コーポレーション

2. 変更年月日 2002年 6月 3日
[変更理由] 住所変更
住 所 アメリカ合衆国10504、ニューヨーク州 アーモンク ニュー オーチャード ロード
氏 名 インターナショナル・ビジネス・マシーンズ・コーポレーション